

Paraninfo

Problemas resueltos de estructura de computadores



Editorial: Paraninfo

Autor: JESUS CARRETERO PEREZ, FELÍX GARCIA CARBALLEIRA, JOSE DANIEL GARCIA SANCHEZ, DAVID EXPOSITO SINGH

Clasificación: Universidad > INFORMÁTICA

Tamaño: 21 x 27 cm.

Páginas: 322

ISBN 13: 9788428337014

ISBN 10: 8428337012

Precio sin IVA: 23,56 Eur

Precio con IVA: 24,50 Eur

Fecha publicacion: 12/02/2015

Sinopsis

Este libro está pensado como un complemento práctico para el estudio de los conceptos clásicos de la materia de Estructura de Computadores y se encuentra dirigido principalmente a estudiantes de las titulaciones de Ingeniería Informática, Electrónica y Telecomunicaciones.

Existen muy pocos libros de ejercicios de Estructura de Computadores, y los pocos que existen o bien se encuentran asociados a un libro concreto de teoría o bien presentan problemas excesivamente complejos, más cercanos a la Arquitectura de Computadores que a la Estructura de Computadores. Por ello, se pretende que el libro se pueda utilizar de forma complementaria a cualquier libro de teoría e incluso que se pueda utilizar de forma independiente, al presentar no solo ejercicios sino también los principales conceptos teóricos.

El enfoque de esta obra es eminentemente formativo y didáctico, y su contenido incorpora numerosos ejercicios resueltos y propuestos. Cada uno de los capítulos del libro incluye las siguientes características:

- Una exposición de la teoría necesaria para desarrollar los ejercicios que se proponen.
- Una sección en cada capítulo en la que se presentan más de 130 ejercicios resueltos paso a paso.
- Una sección al final de cada capítulo en la que se incluyen más de 80 ejercicios propuestos.

Esta segunda edición del libro incluye varias mejoras sobre la primera edición publicada en el año 2009. En primer lugar se ha realizado una revisión, ampliación y mejora de los conceptos teóricos presentados. En segundo lugar, se ha incrementado considerablemente el número de problemas resueltos y propuestos. Por último, se ha desarrollado una página web con diversos materiales suplementarios al libro y que se encuentra situada en la dirección: <http://arcos.inf.uc3m.es/~ec-2ed>.

Indice

1. Introducción. **2.** Representación de la información y aritmética del computador. **3.** Instrucciones y direccionamiento. **4.** Programación en ensamblador. **5.** El procesador. **6.** Memoria caché. **7.** Sistemas de entrada/salida. **8.** Memoria virtual. **9.** Guía de referencia del ensamblador MIPS32.

Ediciones Paraninfo S.A. Calle José Abascal, 56 (Utopicus). Oficina 217. 28003 Madrid (España)

Tel. (+34) 914 463 350 Fax

info@paraninfo.es www.paraninfo.es