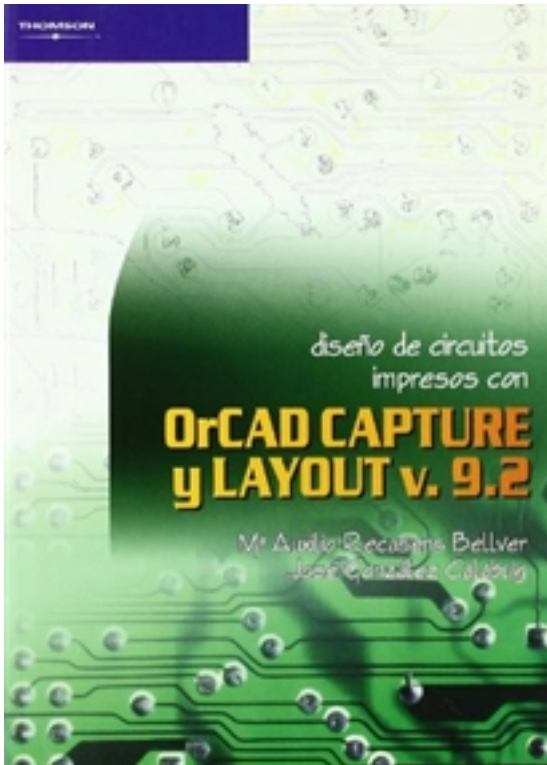


# Paraninfo

## Diseño de circuitos impresos con Orcad Capture y Layout v. 9.2



**Editorial:** Paraninfo

**Autor:** JOSÉ GONZALEZ CALABUIG,  
MARIA AUXILIO RECASENS BELLVER

**Clasificación:** Universidad > Electricidad y  
Electrónica

**Tamaño:** 17 x 24 cm.

**Páginas:** 232

**ISBN 13:** 9788497320719

**ISBN 10:** 8497320719

**Precio sin IVA:** 19,23 Eur

**Precio con IVA:** 20,00 Eur

**Fecha publicacion:** 01/06/2002

### Sinopsis

El objetivo de este libro es lograr que el lector aprenda a dibujar con soltura esquemas electrónicos (OrCAD Capture) y que pueda obtener con facilidad los fotolitos necesarios para realizar una tarjeta de circuito impreso PCB (OrCAD Layout). Para que pueda adquirir una base de conocimientos en la captura de esquemas teóricos y en el diseño de PCBs, se explican con detalle los diferentes pasos a seguir, se aclaran los conceptos generales utilizados en los entornos EDA (diseño electrónico asistido por ordenador) y se han incluido varios ejercicios-guía totalmente prácticos.

### Indice

Introducción. Parte I. OrCAD Capture: Conceptos básicos de Capture. Dibujando el esquema completo de un circuito. Estructura del diseño. Configurando Capture. Componentes y librerías. Propiedades que acompañan a un componente. Procesando el diseño. Descripción de menús. Componentes más utilizados: pasivos y activos. Parte II. OrCAD Layout: Introducción al circuito impreso. Empezando con Layout. Creando una placa de circuito impreso (PCB). Posicionado y ruteado automático. Postprocesado de la placa. Librerías y footprint. Comandos del menú principal y ficheros de fabricación (CAM). Módulos footprint y encapsulados PCB.

Ediciones Paraninfo S.A. Calle José Abascal, 56 (Utopicus). Oficina 217. 28003 Madrid  
(España)

Tel. (+34) 914 463 350 Fax

info@paraninfo.es [www.paraninfo.es](http://www.paraninfo.es)